

③日本国特許庁

④実用新案出願公開

公開実用新案公報

昭53—47313

⑤Int. Cl. ⁸	識別記号	⑥日本分類	庁内整理番号	⑦公開 昭和53年(1978)4月21日
H 04 B 1/26		86(7) C 13	7230—53	
H 02 B 21/02		96(7) C 3	7343—53	
H 04 B 1/16		96(8) B 6	6649—53	審査請求 未請求

(全 3 頁)

⑧シンセサイザー受信機

機株式会社内

⑨出 願 人 三洋電機株式会社

⑩実 願 昭51—12646

守口市京阪本通2丁目18番地

⑪出 願 昭51(1976)9月25日

同 鳥取三洋電機株式会社

⑫考 案 者 鷲見高亮

鳥取市古方14番地

鳥取市古方14番地 鳥取三洋電

⑬実用新案登録請求の範囲

⑭図面の簡単な説明

(1) 周知周波数信号を位相同期ループ(PLL)で構成したシンセサイザー受信機に於いて、PLLを構成する電圧制御発振器に印加される掃引電圧の上昇及び下降電圧に等しい電圧を発生する電圧設定手段と、該手段の発生電圧と前記掃引電圧を比較する電圧比較手段とよりなり、掃引の上昇及び下降を判定することを特徴とするシンセサイザー受信機。

第1図はシンセサイザー受信機の従来例を示す図、第2図は本発明のシンセサイザー受信機を示す図、第3図は本発明の他の実施例を示す図、第4図は掃引波形を示す図である。

1……プログラマブル分周器、2……分周比設定用カウンタ、3……パルス発生器、4……電圧制御発振器、10、11……電圧比較回路。

第1図

